



EL1262 | 2-Kanal-Digital-Eingangsklemme mit Oversampling

Die digitale Eingangsklemme EL1262 erfasst schnelle binäre Steuersignale aus der Prozessebene und überträgt sie galvanisch getrennt zur Steuerung. Die Signale werden mit einem einstellbaren, ganzzahligen Vielfachen (Oversampling-Faktor: n) der Buszykluszeit abgetastet (n Mikrozyklen je Buszyklus). Die EtherCAT-Klemme erzeugt für jeden Mikrozyklus einen Satz Prozessdaten, der gesammelt im nächsten Buszyklus übertragen wird. Die Zeitbasis der Klemme kann per Distributed-Clock mit anderen EtherCAT-Teilnehmern hochgenau synchronisiert werden. Die zeitliche Auflösung der digitalen Eingangssignale lässt sich mit diesem Verfahren auf das n -fache der Buszykluszeit steigern.

Technische Daten	EL1262 ES1262
Anschluss-technik	4-Leiter
Spezifikation	ähnlich EN 61131-2, Typ 3, „0“: -3...5 V DC, „1“: 11...30 V DC, typ. 3 mA Eingangsstrom
Anzahl Eingänge	2
Nennspannung	24 V DC (-15 %/+20 %)
Signalspannung „0“	-3...+5 V (EN 61131-2, Typ 3)
Signalspannung „1“	11...30 V (EN 61131-2, Typ 3)
Eingangsstrom	3 mA typ.
Eingangsfilter	< 1 μ s typ.
Oversampling-/Multi-Timestamp-Faktor	n = ganzzahliges Vielfaches der Zykluszeit, 1...1000, siehe Dokumentation
Genauigkeit Timestamp in der Klemme	10 ns (+ Eingangsverzögerung)
Genauigkeit Distr.-Clocks	<< 1 μ s
Abtastrate	max. 1 MSample/s
Distributed-Clocks	ja
Stromaufn. Powerkontakte	typ. 20 mA + Last
Stromaufnahme E-Bus	70 mA typ.
Potenzialtrennung	500 V (E-Bus/Feldspannung)
Breite im Prozessabbild	$n \times 2$ Inputs + 64-Bit-CycleCounter/Latch
Besondere Eigenschaften	Oversampling
Gewicht	ca. 55 g
Betriebs-/Lagertemperatur	0...+55 °C/-25...+85 °C
Relative Feuchte	95 % ohne Betauung
Schwingungs-/Schockfestigkeit	gemäß EN 60068-2-6/EN 60068-2-27
EMV-Festigkeit/-Ausendung	gemäß EN 61000-6-2/EN 61000-6-4
Schutzart/Einbaulage	IP 20/beliebig
Steckbare Verdrahtung	bei allen ESxxx-Klemmen
Zulassungen	CE, UL, Ex

Verwandte Produkte

EL1262-0050	2-Kanal-Digital-Eingangsklemme, 5 V DC, mit Oversampling
-------------	--

