



KL4032 | 2-Kanal-Analog-Ausgangsklemme -10...+10 V

Die analoge Ausgangsklemme KL4032 erzeugt Signale im Bereich von -10 bis +10 V. Die Spannung wird mit einer Auflösung von 12 Bit galvanisch getrennt zur Prozessebene transportiert. Die Ausgangskanäle der Busklemme besitzen ein gemeinsames Massepotenzial. Den Datenaustausch mit dem Buskoppler zeigen Run-LEDs an.

Technische Daten	KL4032 KS4032
Technik	single-ended
Anzahl Ausgänge	2
Spannungsversorgung	über den K-Bus
Signalspannung	-10...+10 V
Bürde	> 5 k Ω (kurzschlussfest)
Ausgabefehler	< $\pm 0,1$ % (bezogen auf den Endwert)
Auflösung	12 Bit
Wandlungszeit	~ 1,5 ms
Potenzialtrennung	500 V (K-Bus/Signalspannung)
Stromaufn. Powerkontakte	– (keine Powerkontakte)
Stromaufnahme K-Bus	75 mA typ.
Breite im Prozessabbild	Output: 2 x 16-Bit-Daten (2 x 8-Bit-Control/Status optional)
Konfiguration	keine Adress- oder Konfigurationseinstellung
Gewicht	ca. 85 g
Betriebs-/Lagertemperatur	-25...+60 °C/-40...+85 °C
Relative Feuchte	95 % ohne Betauung
Schwingungs-/Schockfestigkeit	gemäß EN 60068-2-6/EN 60068-2-27
EMV-Festigkeit/-Aussendung	gemäß EN 61000-6-2/EN 61000-6-4
Schutzart/Einbaulage	IP 20/beliebig
Steckbare Verdrahtung	bei allen KSxxx-Klemmen
Zulassungen	CE, UL, Ex, GL

Sonderklemmen	
KL4032-0010	Siemens-S5-Format
KL4032-0011	schnellerer PIC, daraus resultierende Scantime ca. 0,15 ms
KL4032-0050	Siemens-S7-Format